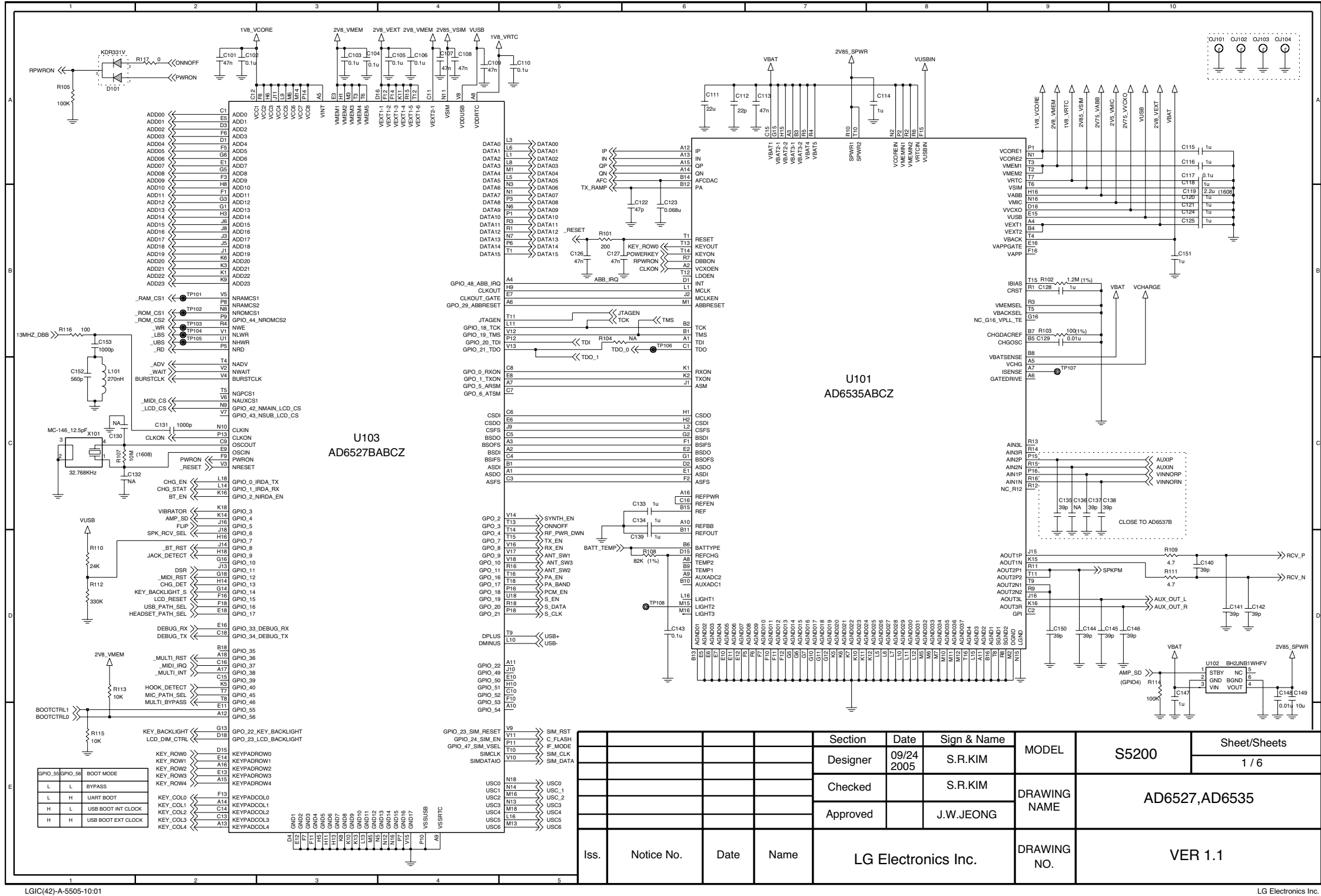
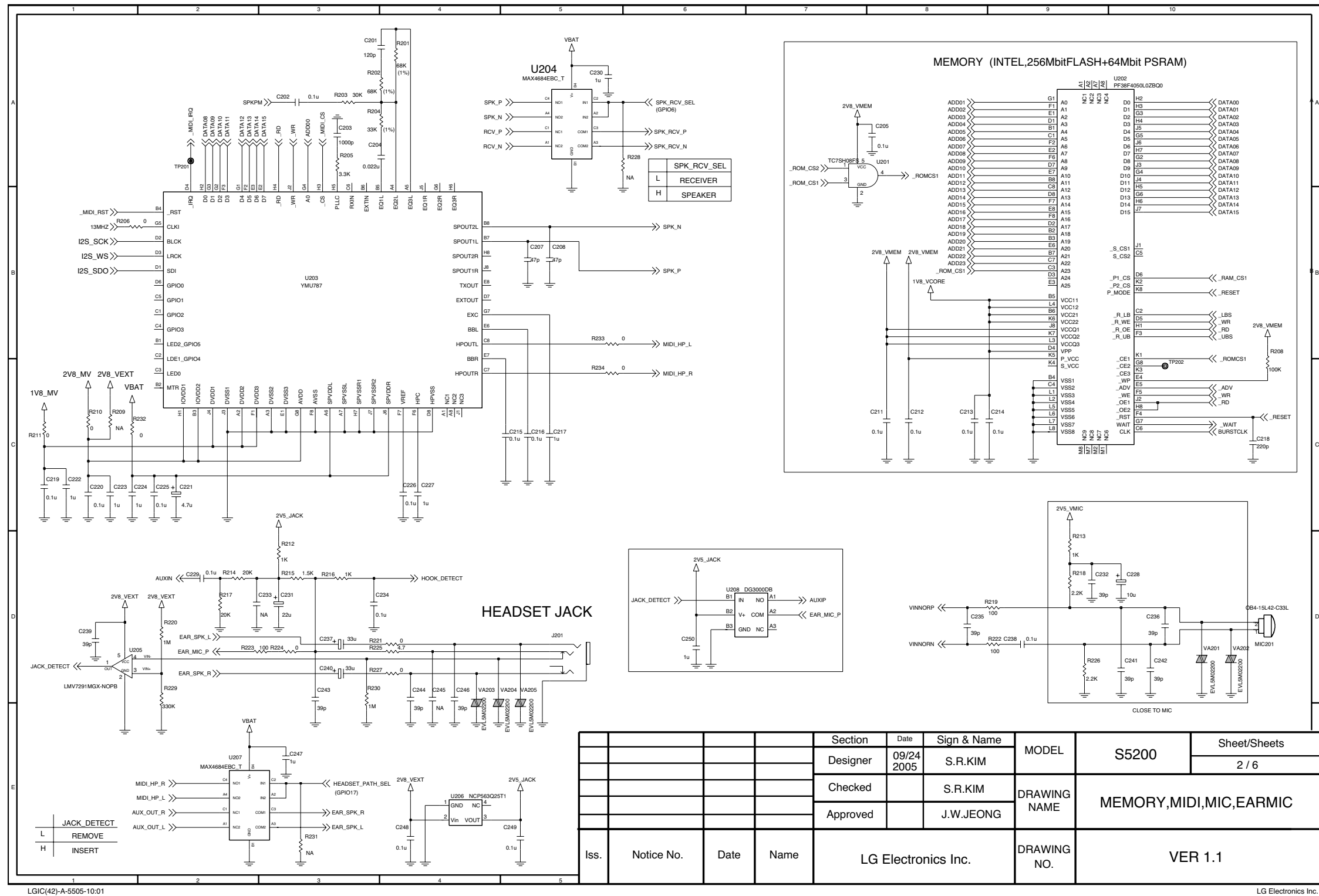


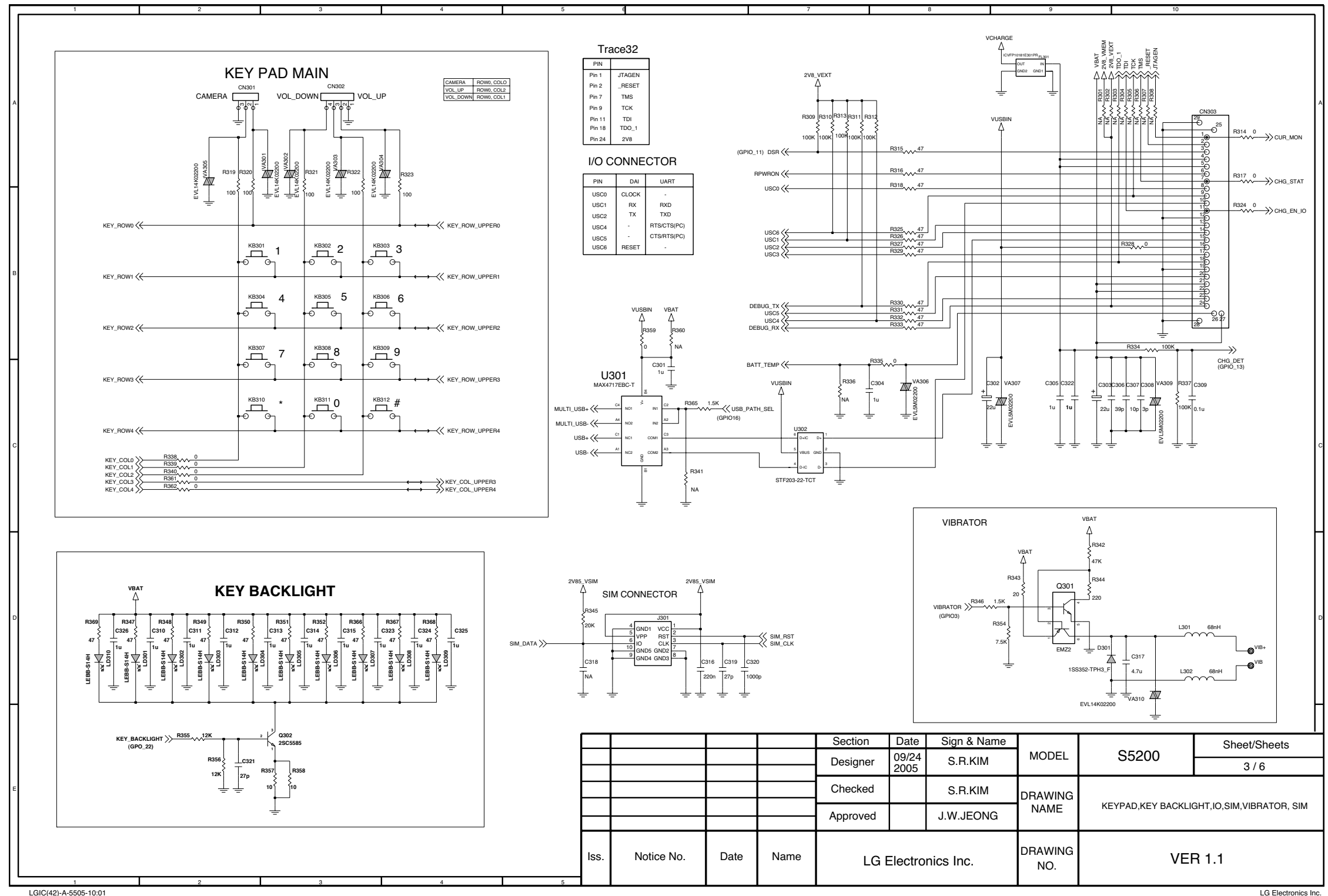
7. Принципиальная схема



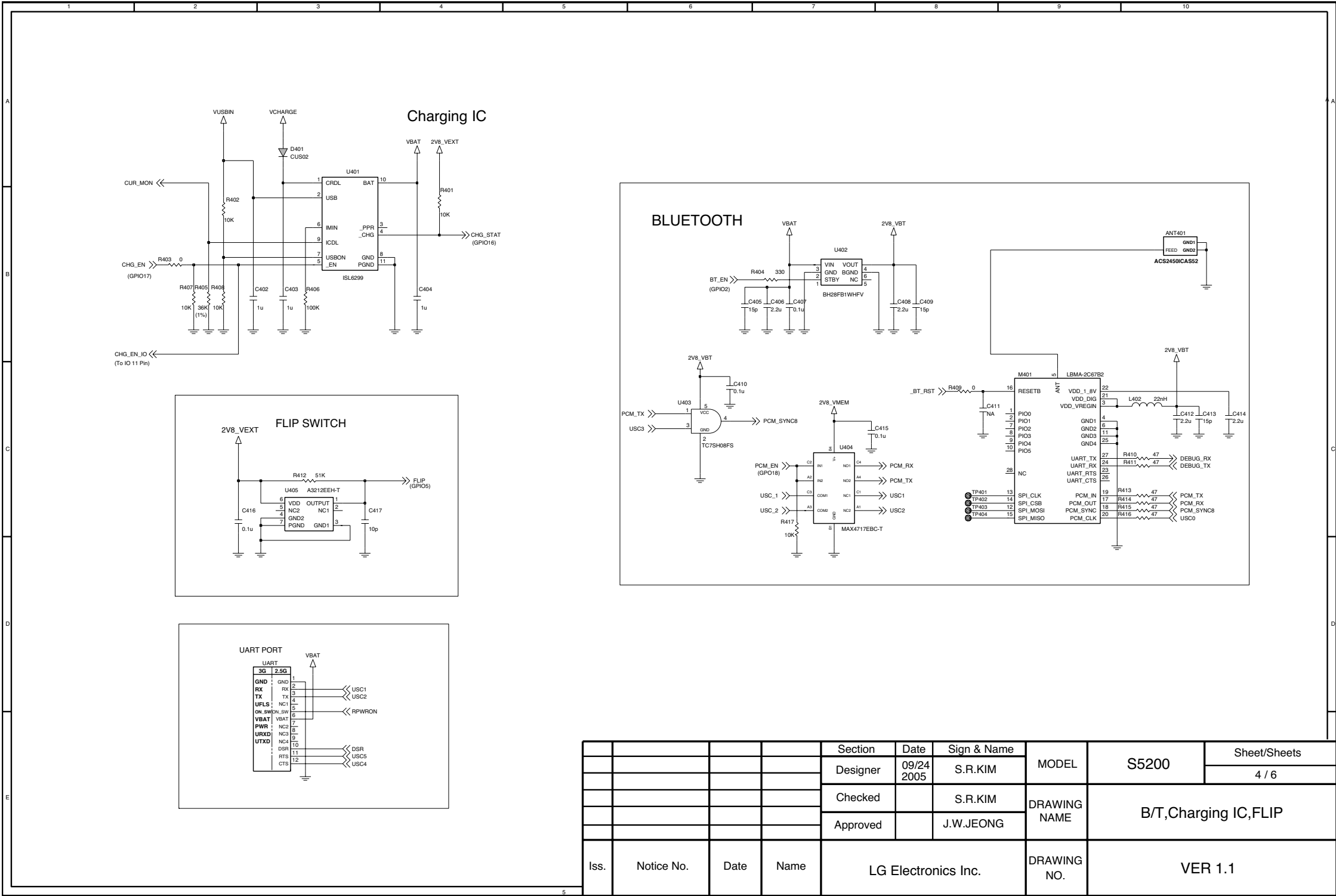
7. Принципиальная схема



7. Принципиальная схема

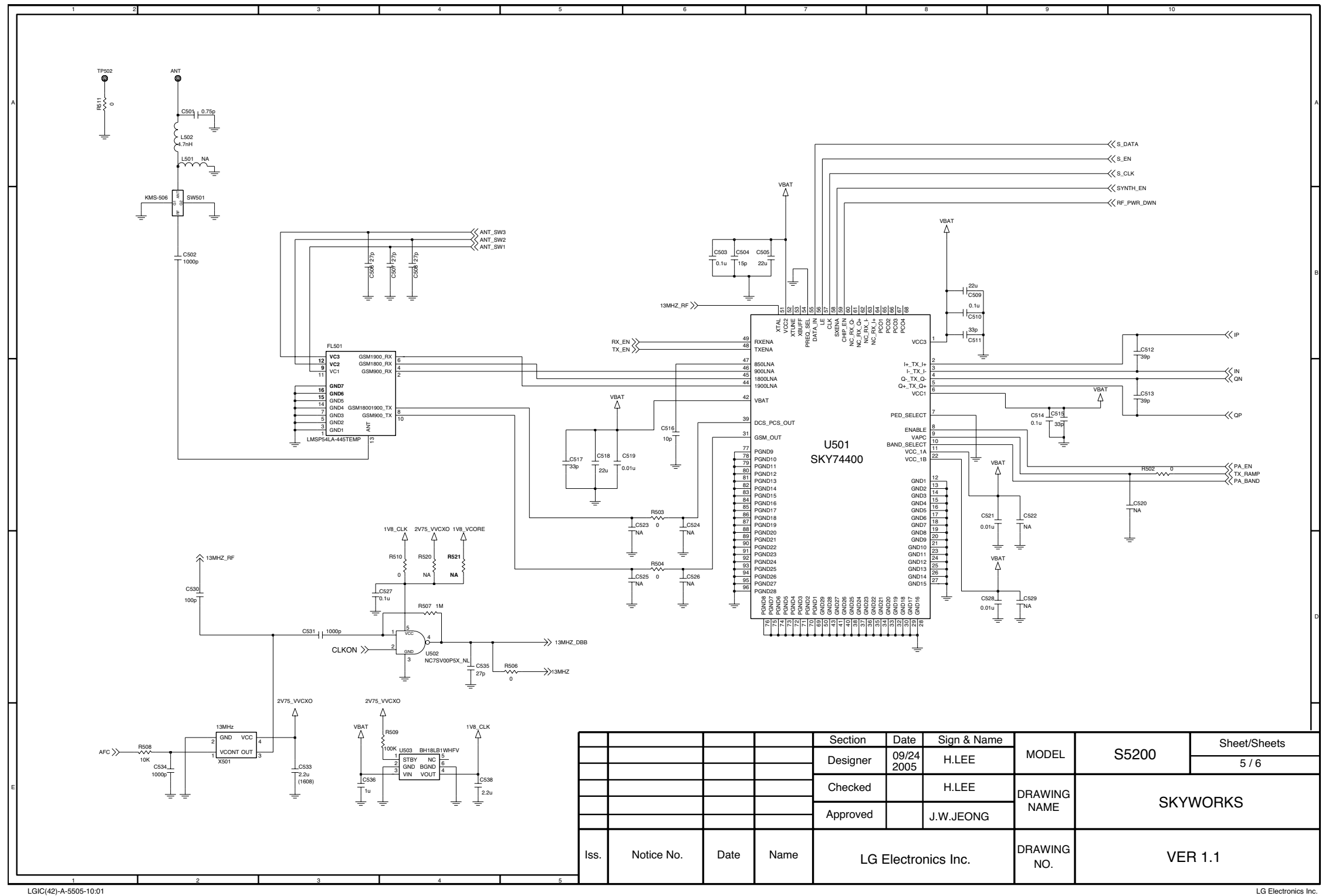


7. Принципиальная схема

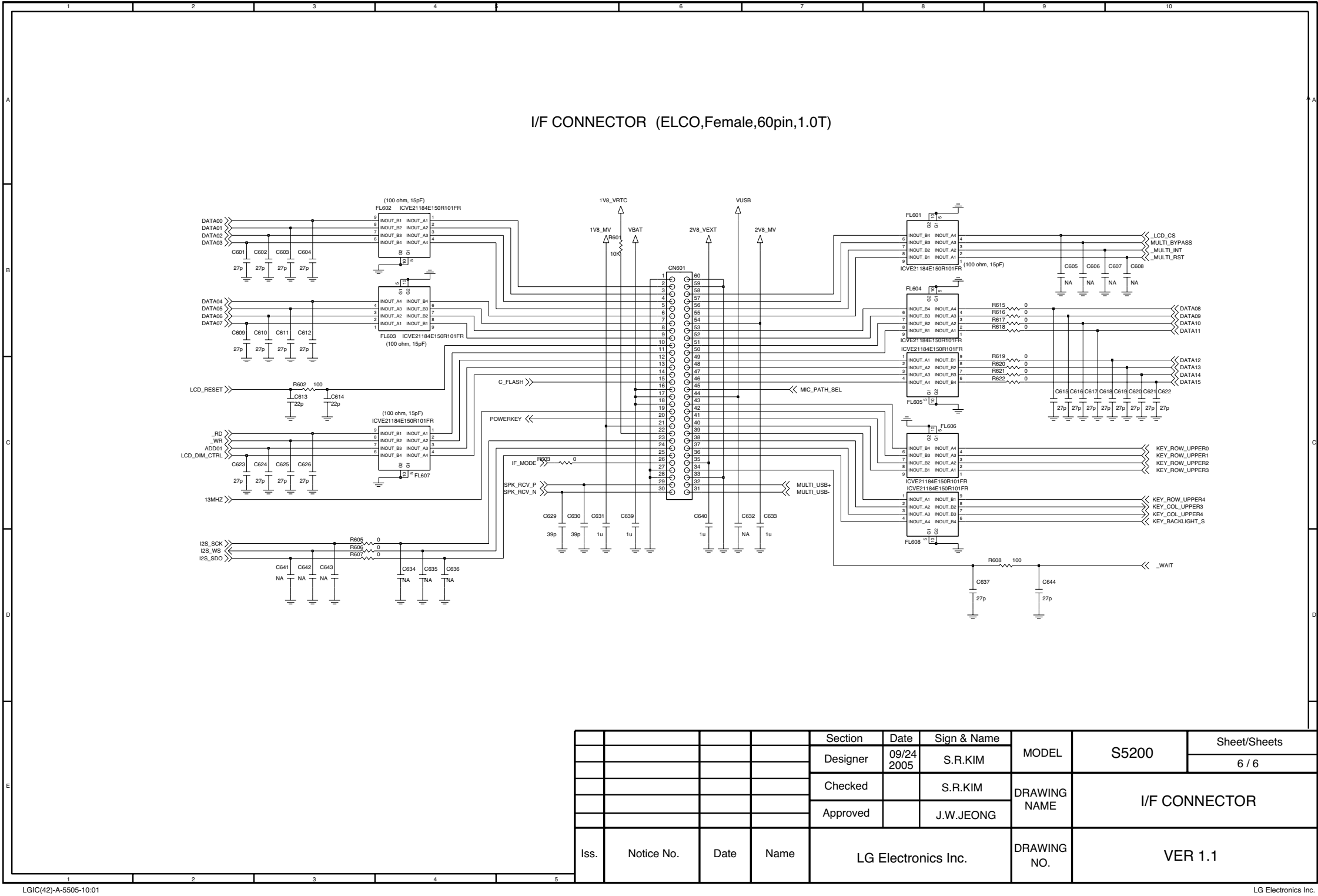


				Section	Date	Sign & Name	MODEL	S5200	Sheet/Sheets
				Designer	09/24 2005	S.R.KIM			4 / 6
				Checked		S.R.KIM	DRAWING NAME	B/T,Charging IC,FLIP	
				Approved		J.W.JEONG			
Iss.	Notice No.	Date	Name	LG Electronics Inc.			DRAWING NO.	VER 1.1	

7. Принципиальная схема

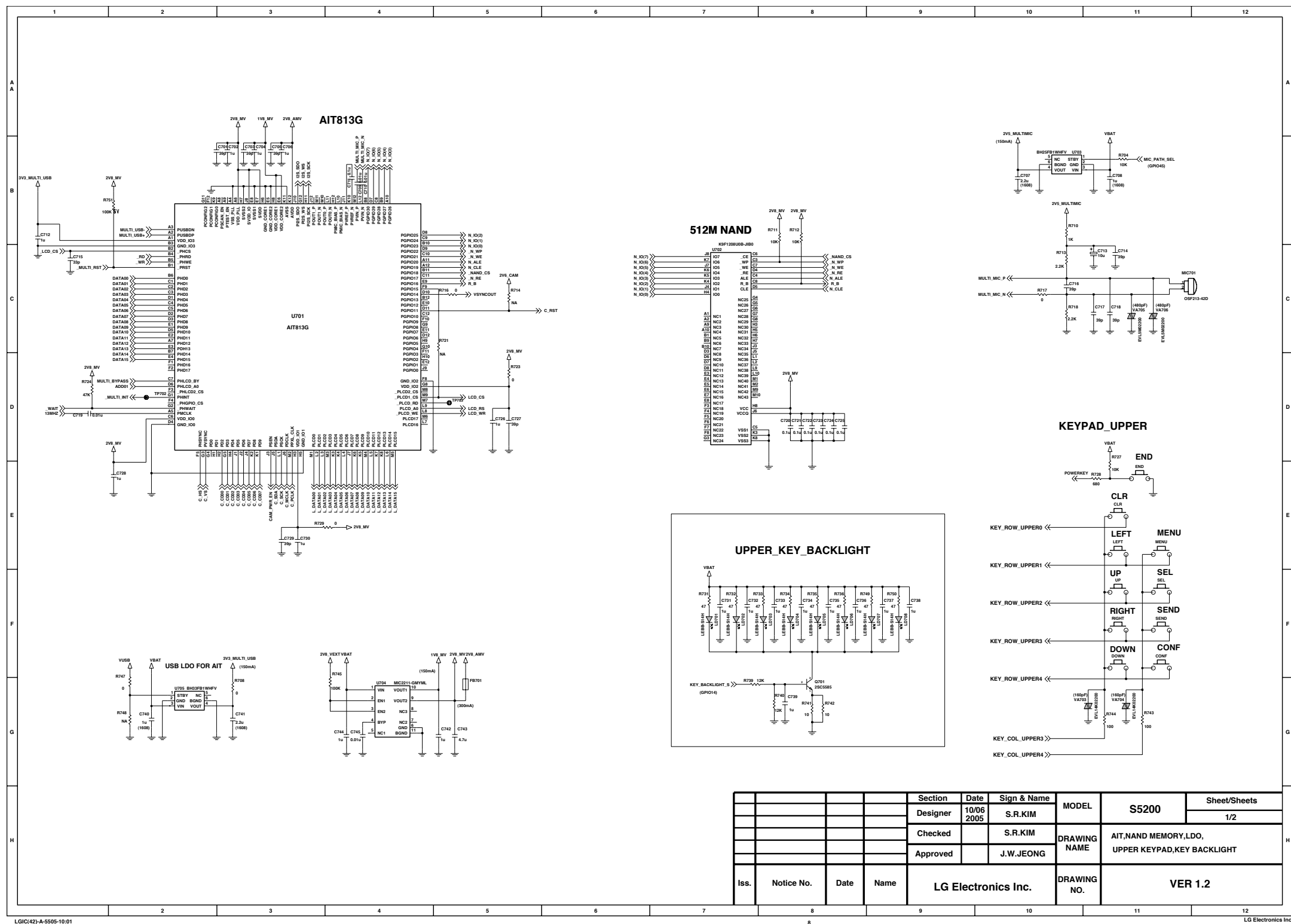


7. Принципиальная схема

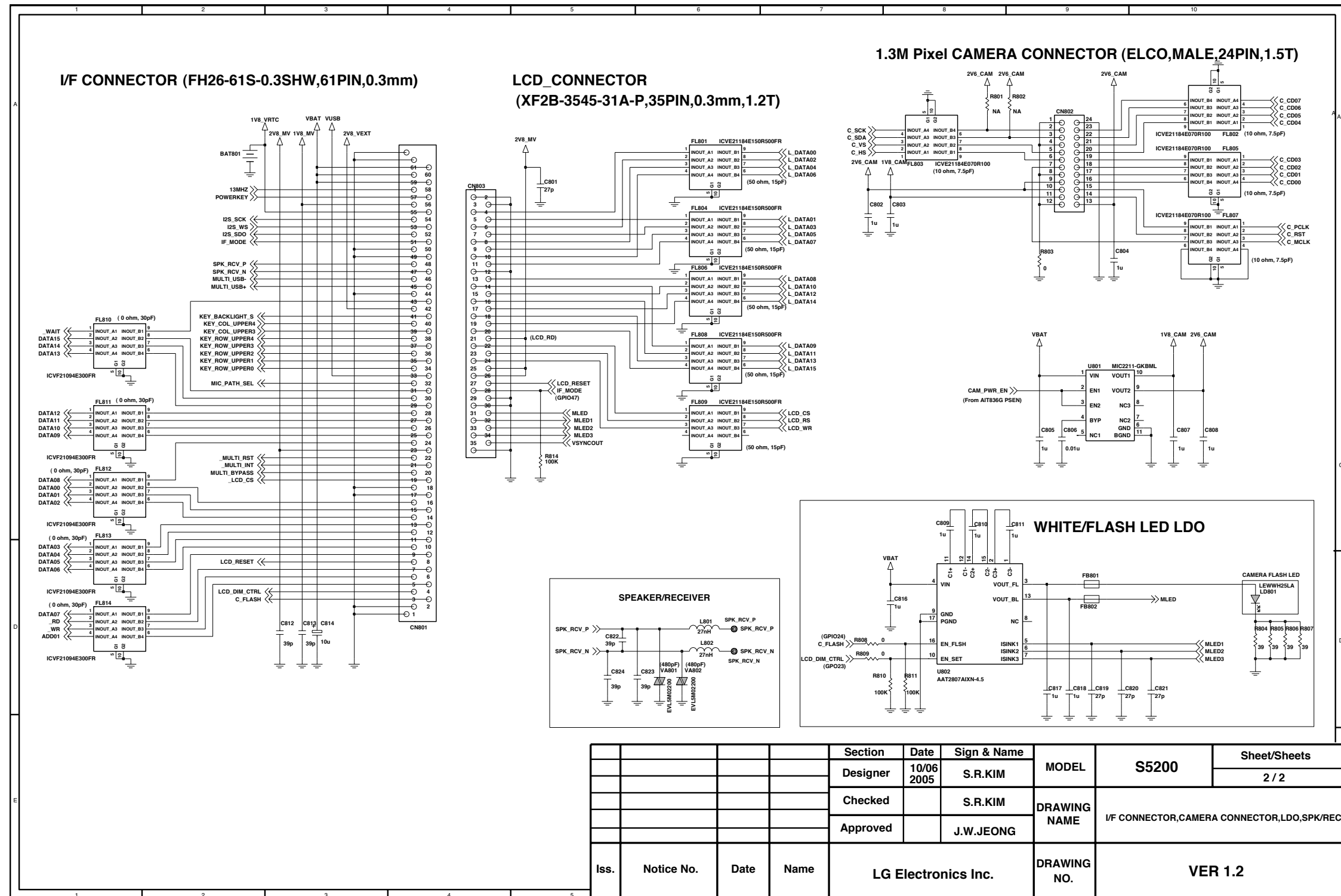


				Section	Date	Sign & Name	MODEL	S5200	Sheet/Sheets
				Designer	09/24 2005	S.R.KIM			6 / 6
				Checked		S.R.KIM	DRAWING NAME	I/F CONNECTOR	
				Approved		J.W.JEONG			
Iss.	Notice No.	Date	Name	LG Electronics Inc.			DRAWING NO.	VER 1.1	

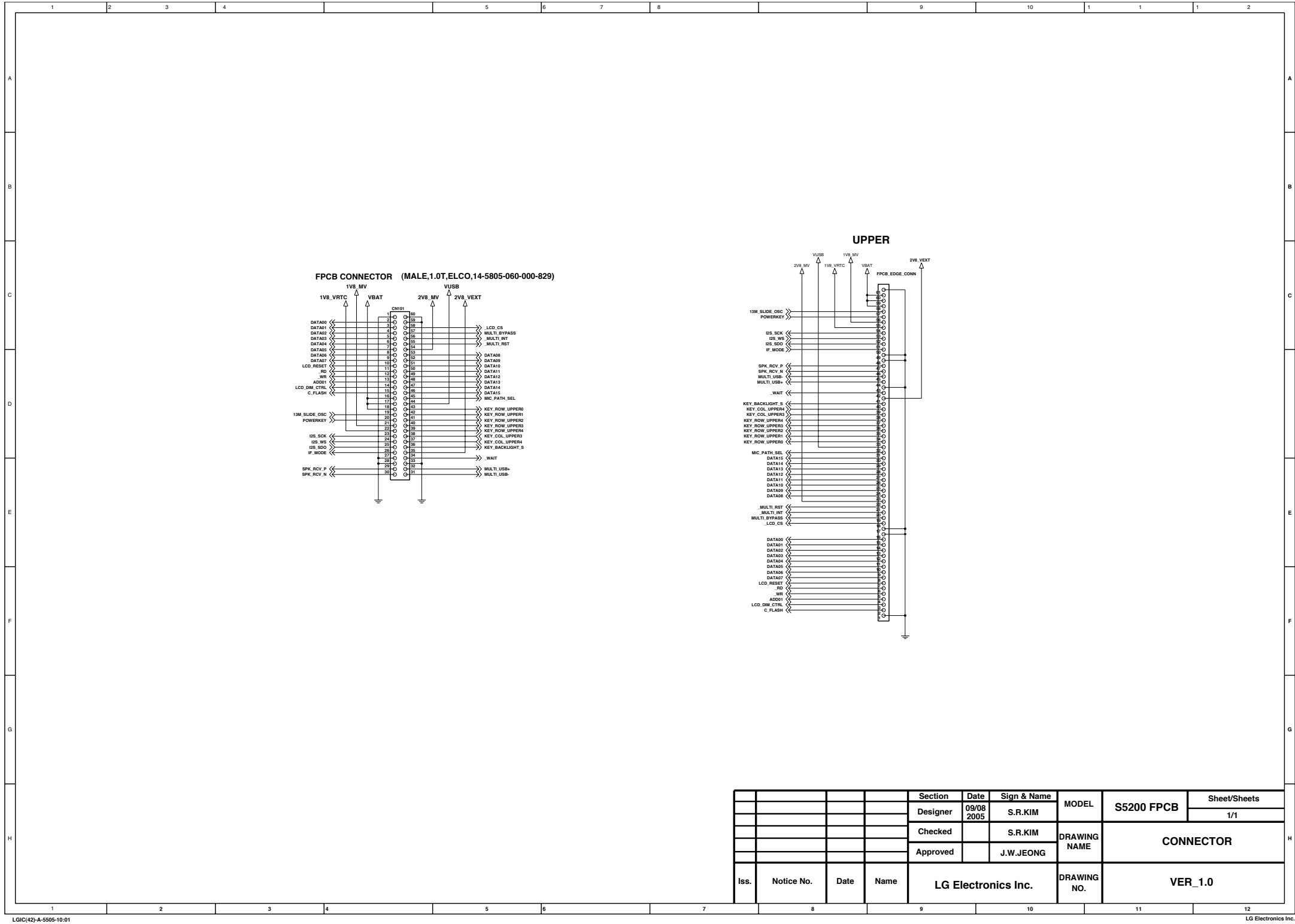
7. Принципиальная схема



7. Принципиальная схема

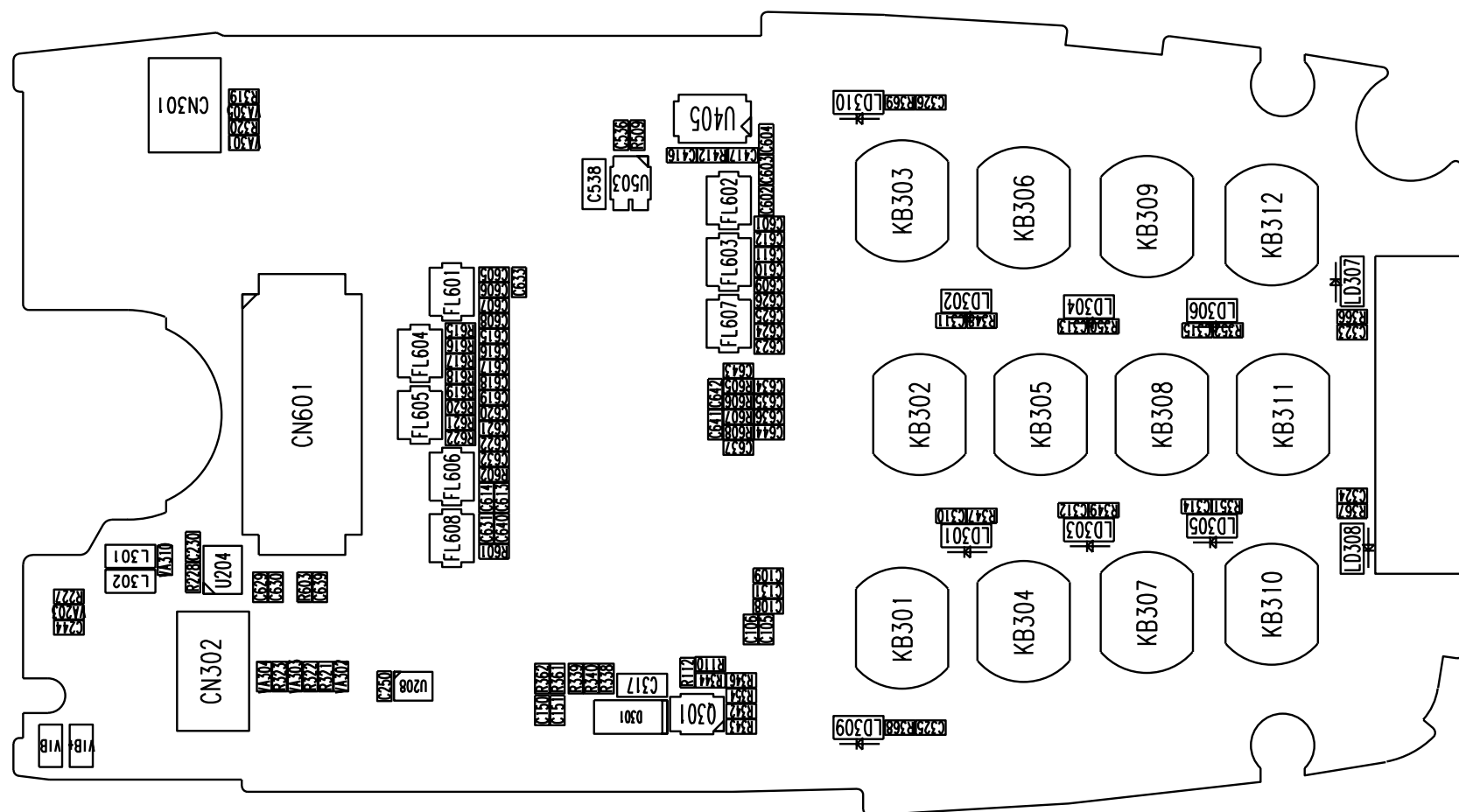


7. Принципиальная схема



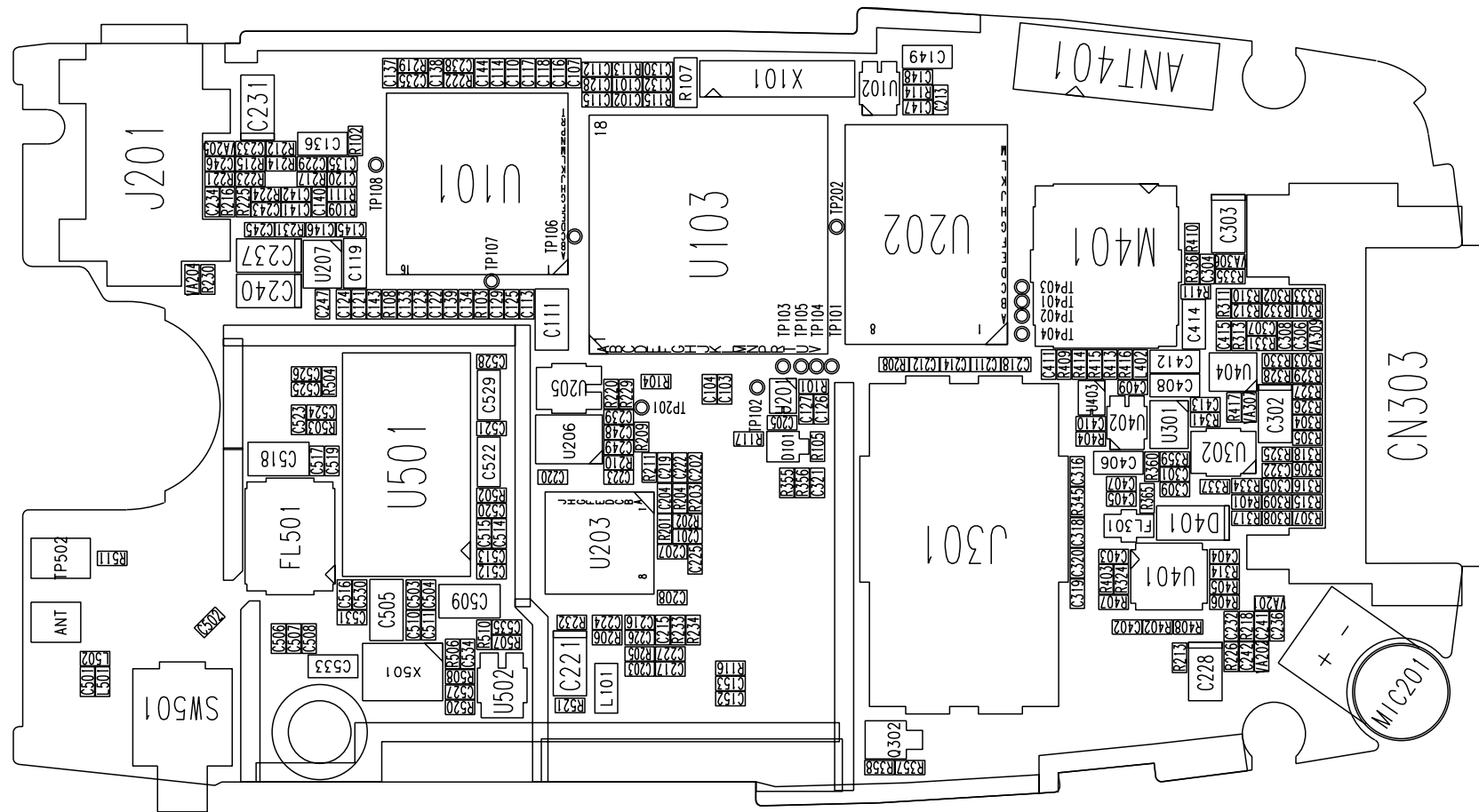
				Section	Date	Sign & Name	MODEL	S5200 FPCB	Sheet/Sheets
				Designer	09/08 2005	S.R.KIM			1/1
				Checked		S.R.KIM	DRAWING NAME	CONNECTOR	
				Approved		J.W.JEONG			
Iss.	Notice No.	Date	Name	LG Electronics Inc.			DRAWING NO.	VER_1.0	

8. Расположение элементов на печатной плате



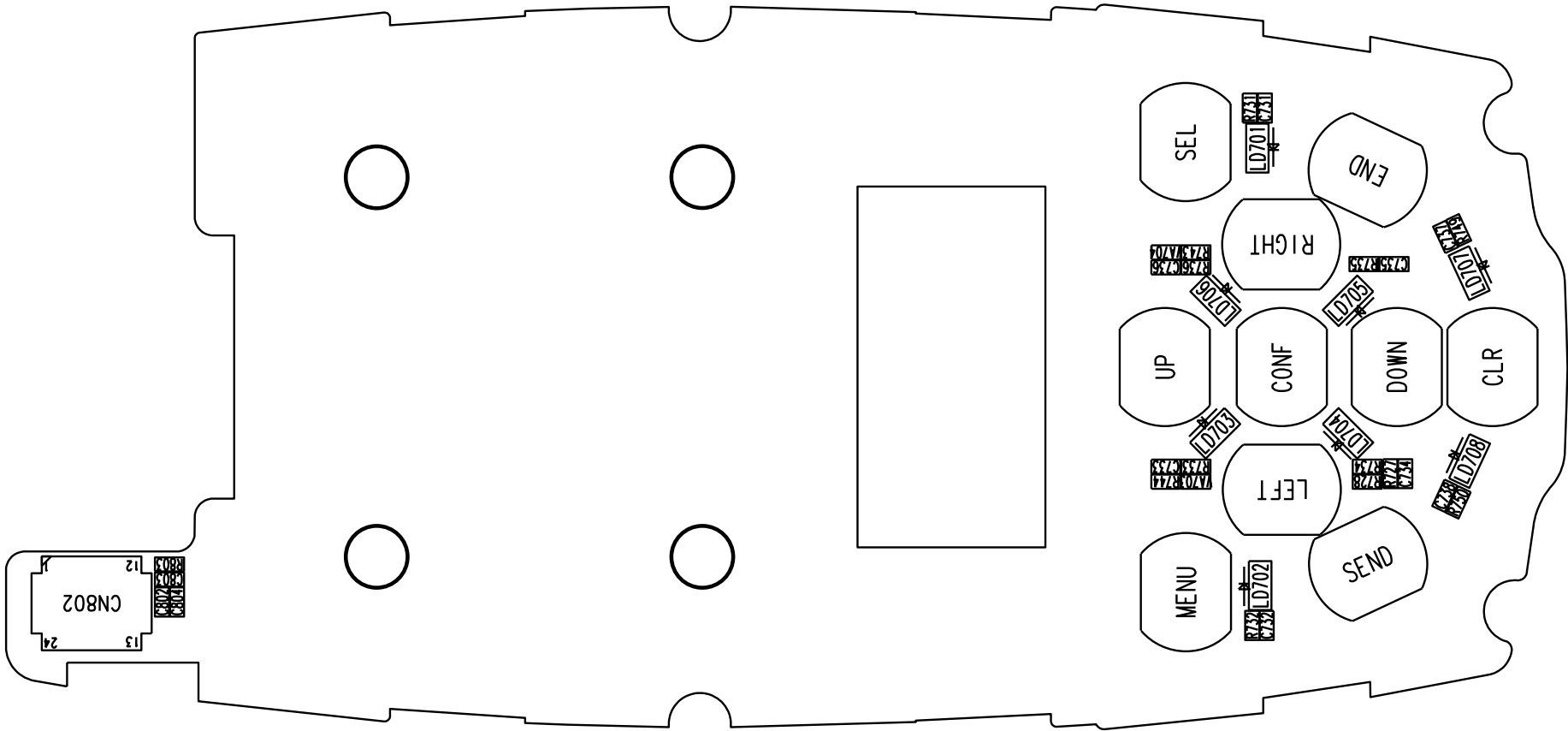
S5200-SPFY0110801-1.1 TOP

8. Расположение элементов на печатной плате



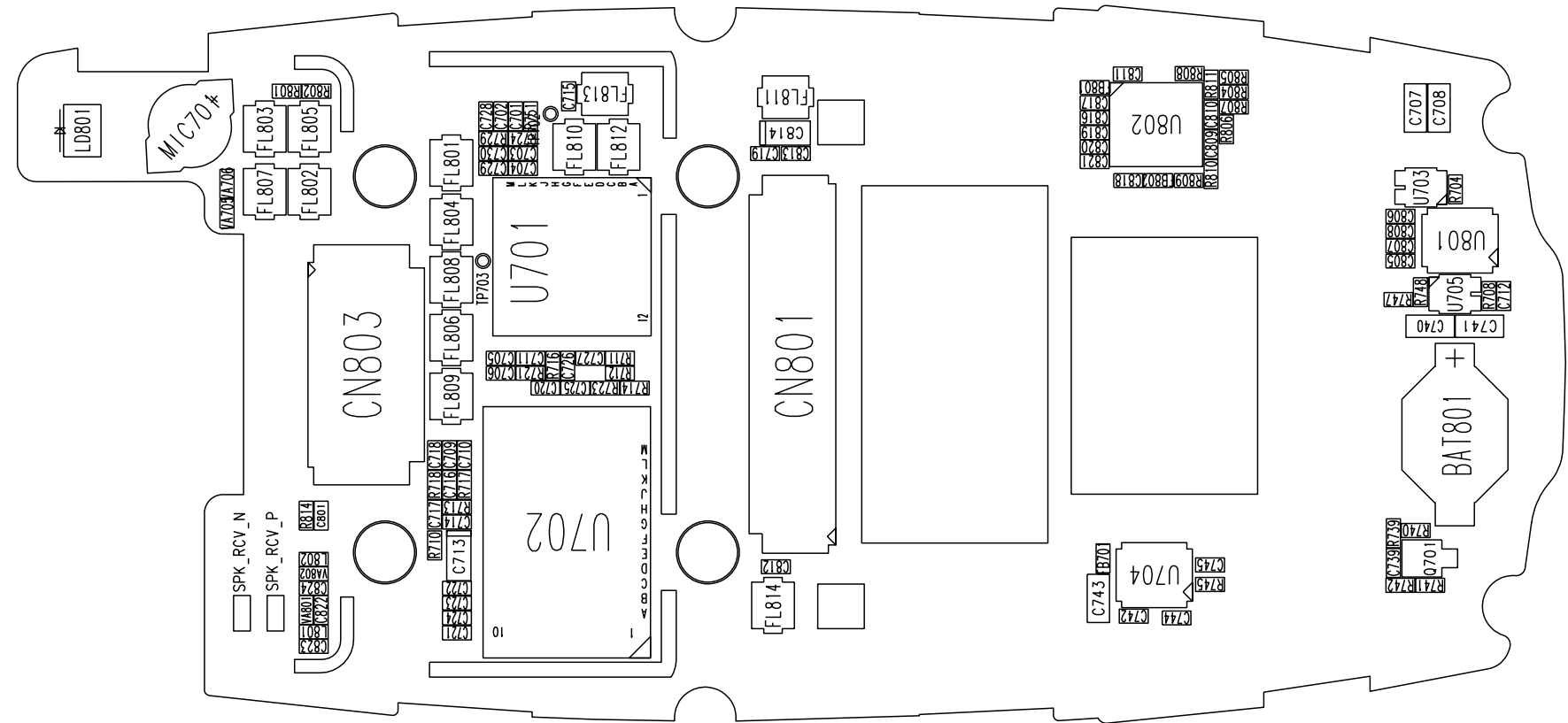
S5200-SPFY0110801-1.1 BTM

8. Расположение элементов на печатной плате



S5200-SPEY0037201-1.2 TOP

8. Расположение элементов на печатной плате



S5200-SPEY0037201-1.2 BTM