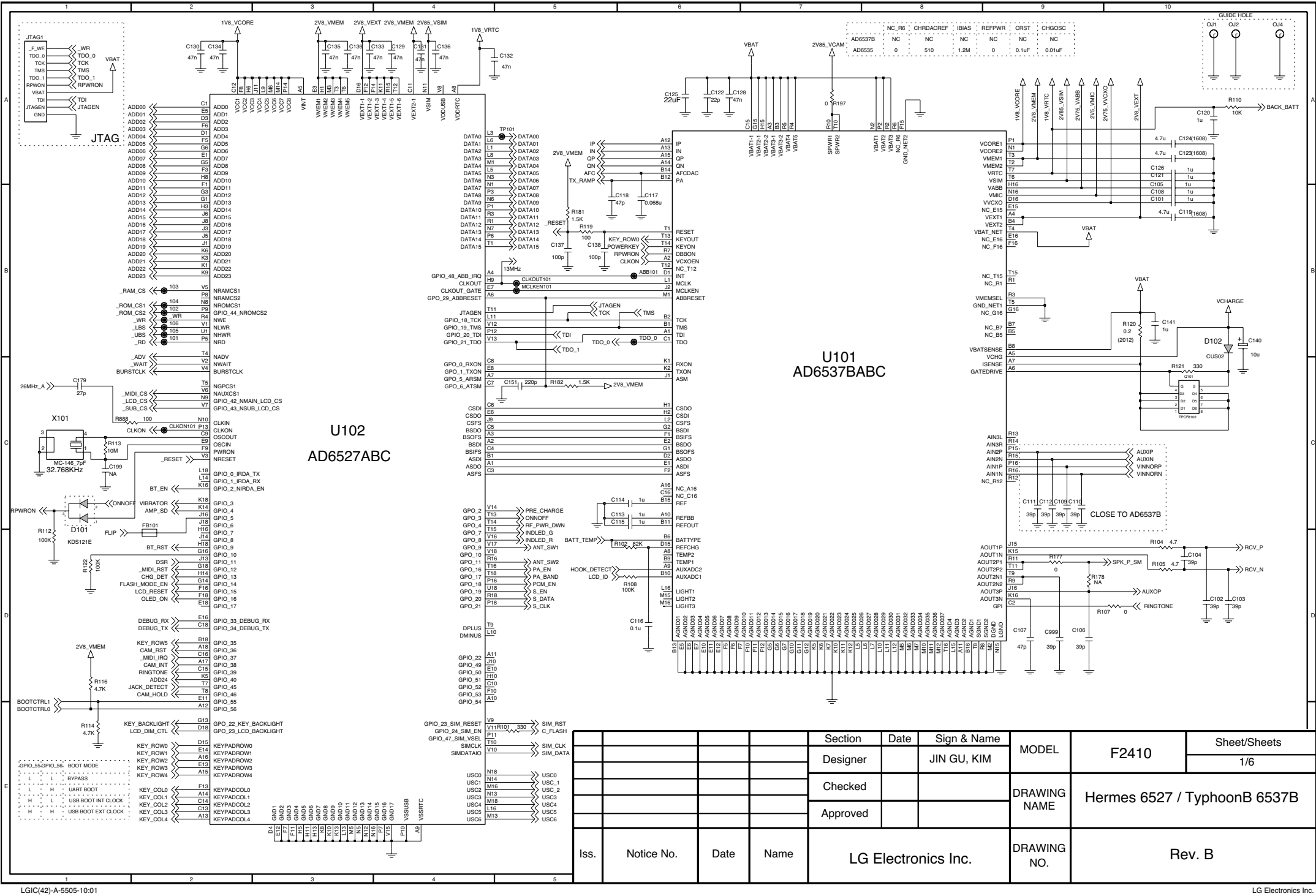




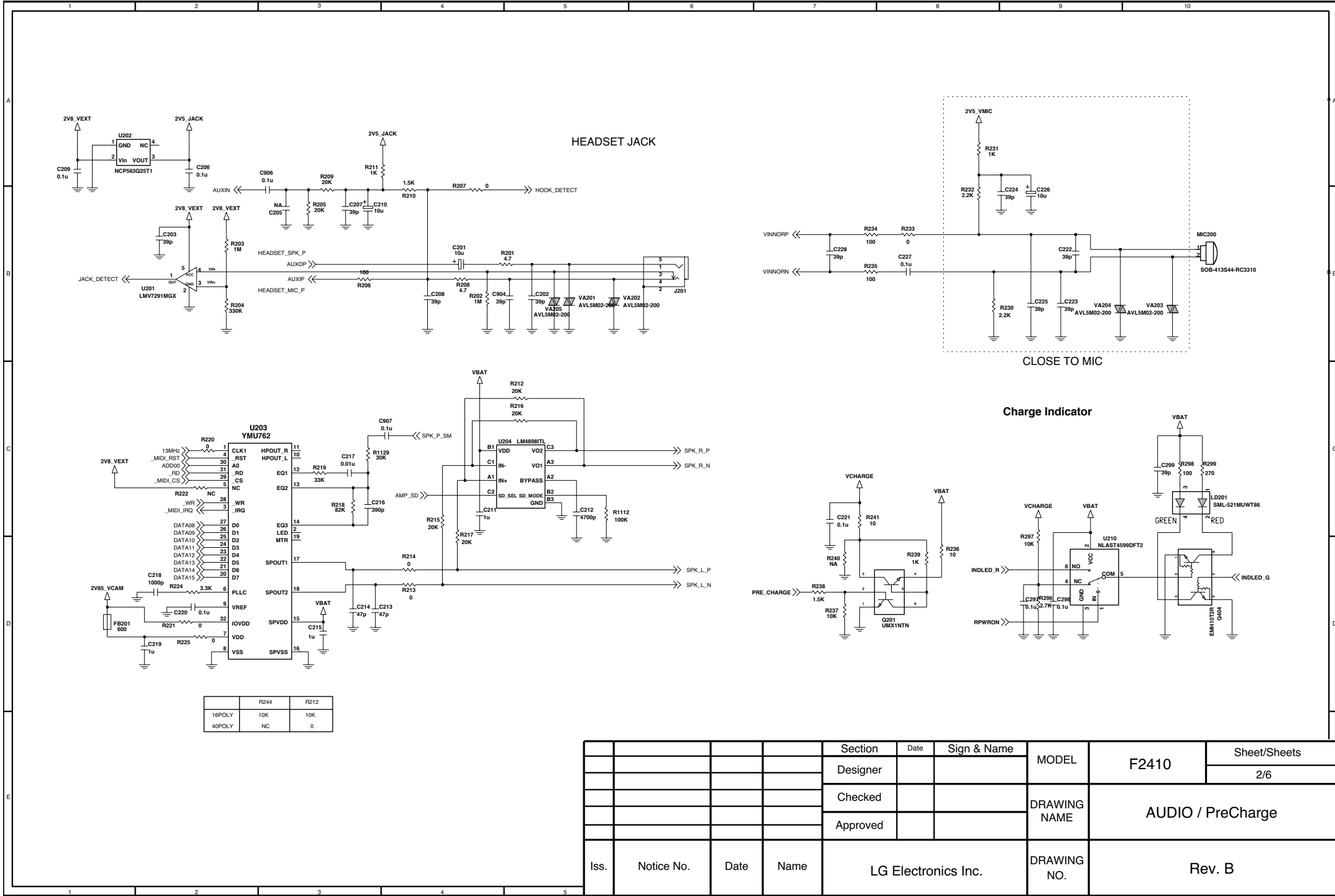
Для заметок

---

7. Принципиальная схема



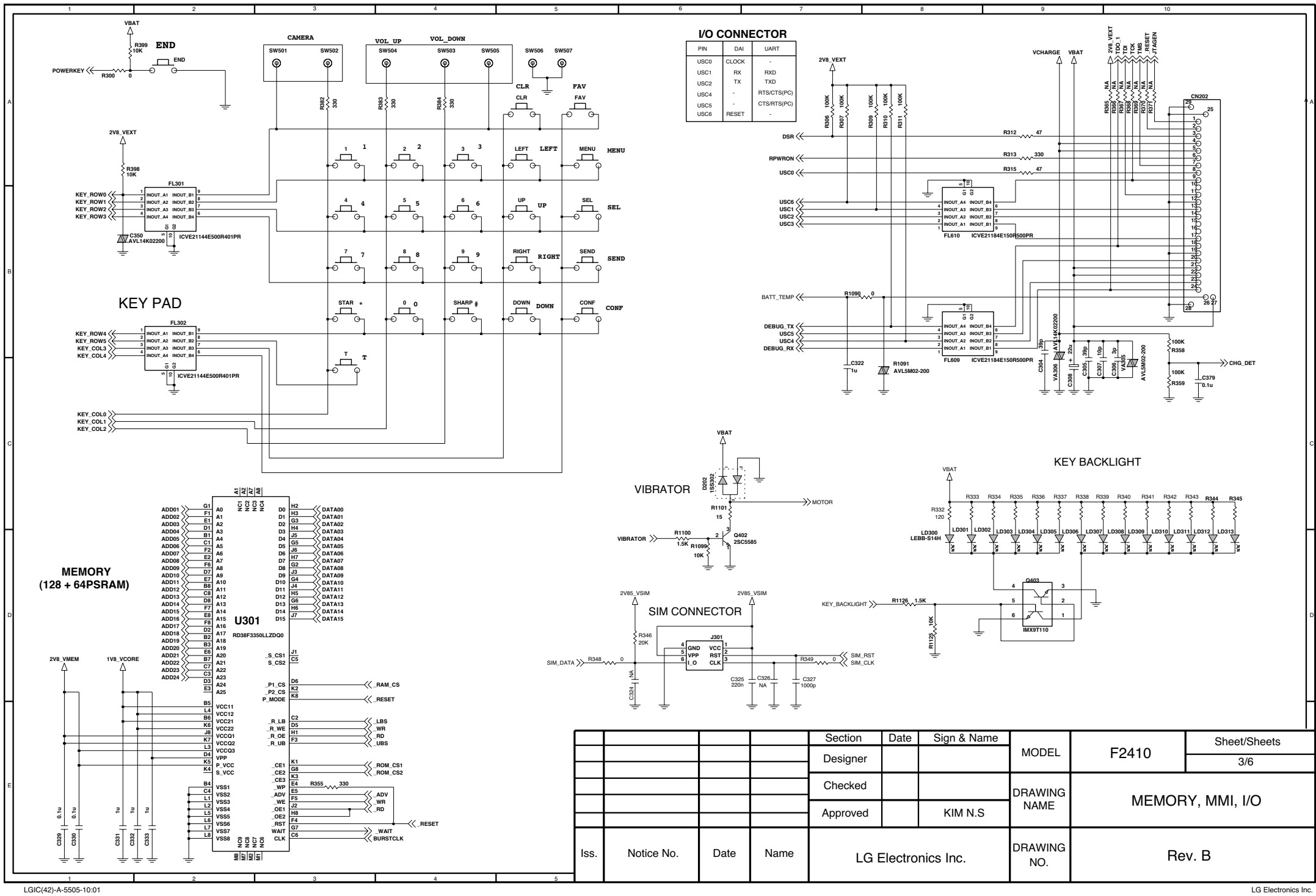
7. Принципиальная схема



LGIC(42)-A-5505-10:01

LG Electronics Inc.

7. Принципиальная схема

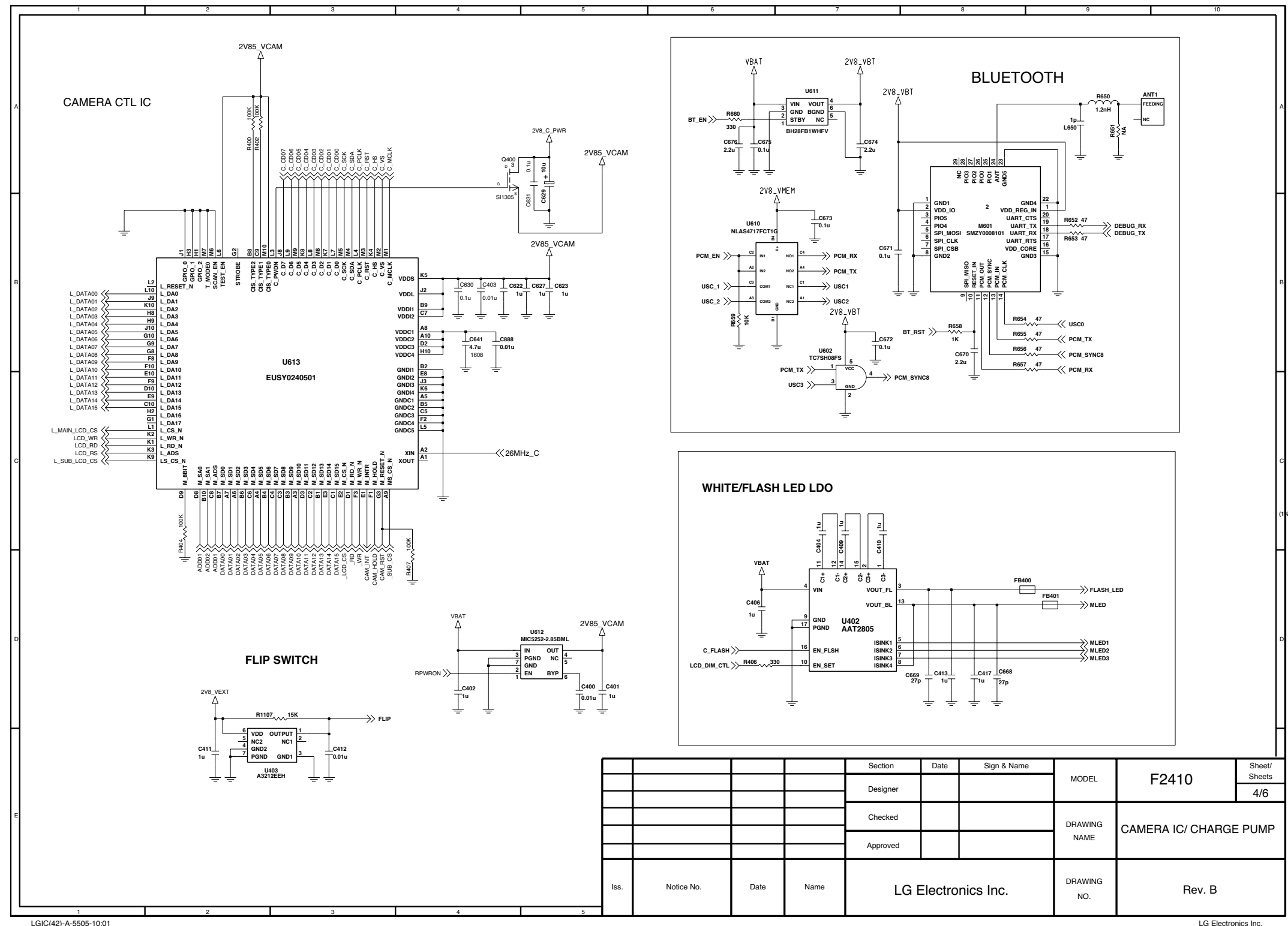


				Section	Date	Sign & Name	MODEL	Sheet/Sheets	
				Designer				3/6	
				Checked			DRAWING NAME	MEMORY, MMI, I/O	
				Approved		KIM N.S			
Iss.	Notice No.	Date	Name	LG Electronics Inc.			DRAWING NO.	Rev. B	

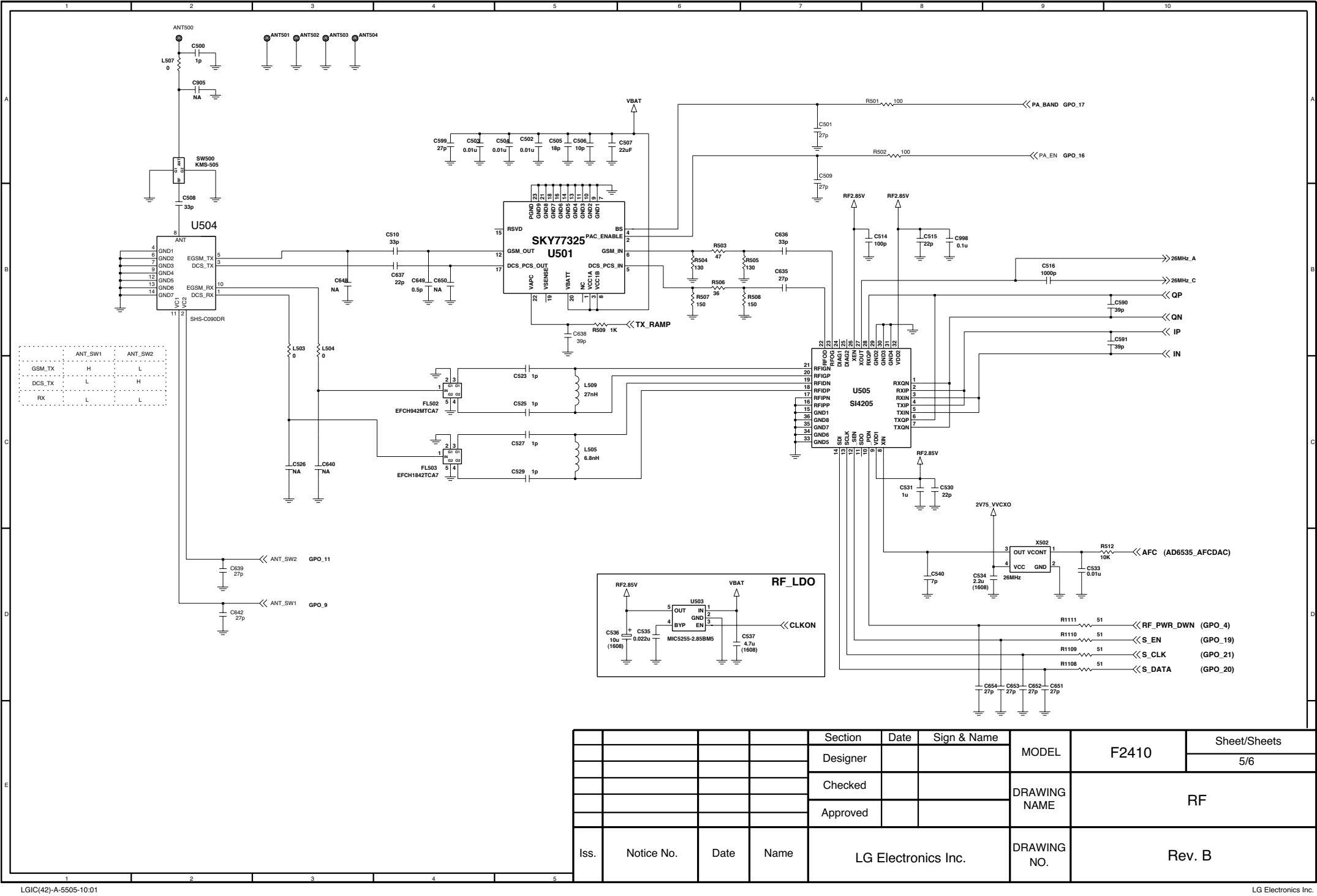
LGIC(42)-A-5505-10.01

LG Electronics Inc.

## 7. Принципиальная схема



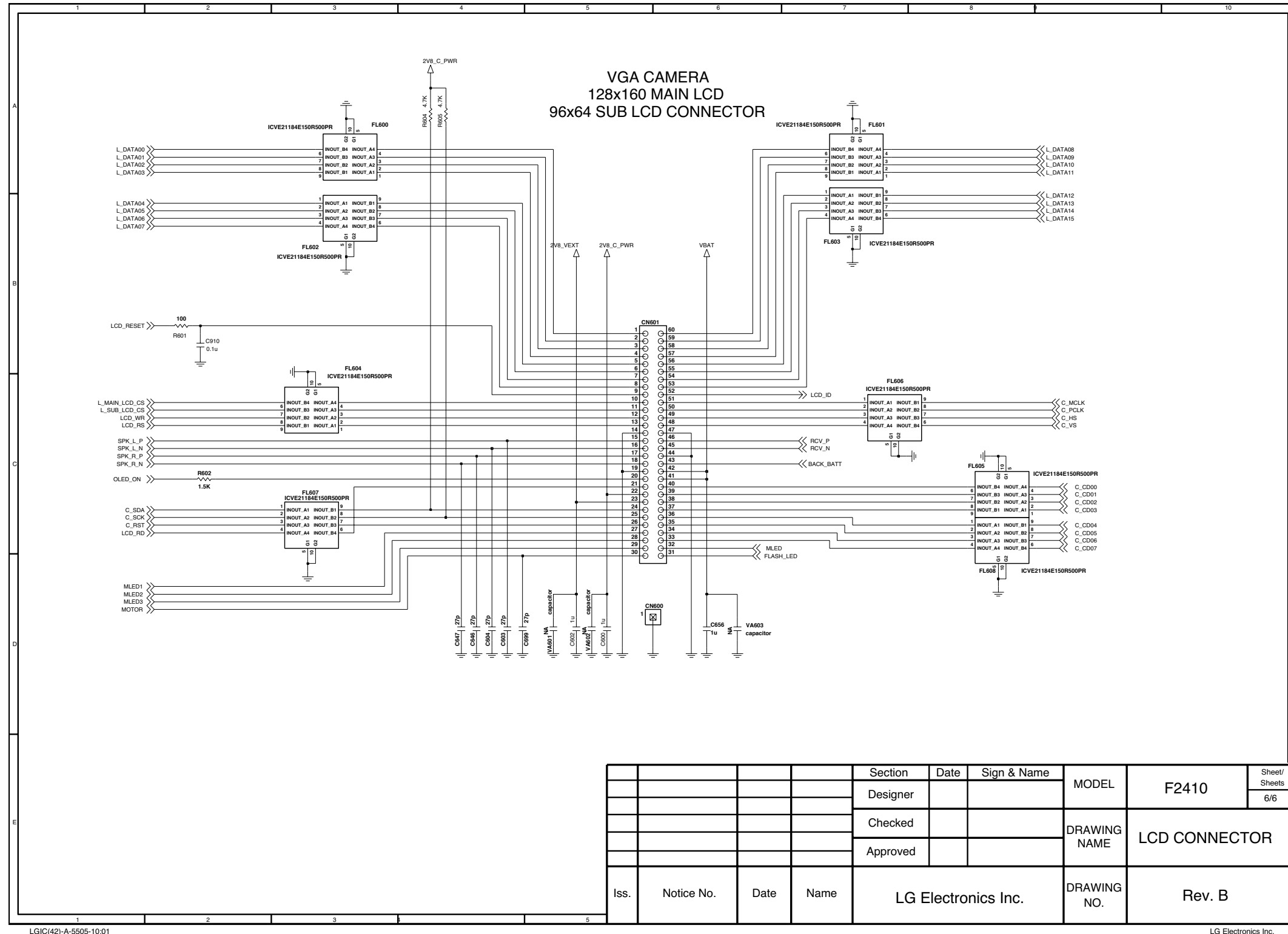
7. Принципиальная схема



LGIC(42)-A-5505-10.01

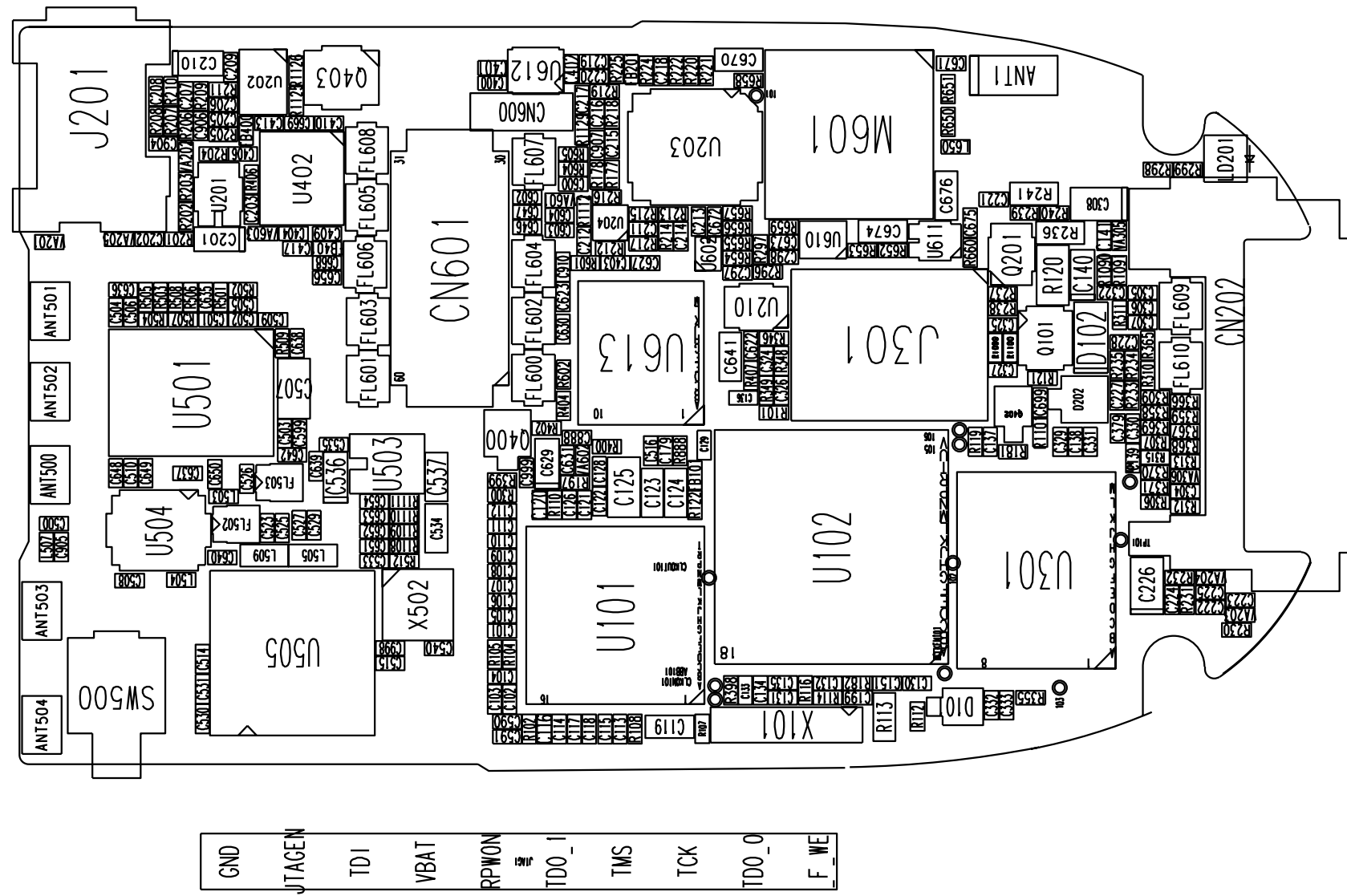
LG Electronics Inc.

## 7. Принципиальная схема





## 8. Расположение элементов на печатной плате



F2410 SPFY0099001-1.0 TOP

8. Расположение элементов на печатной плате

